



경북대 IDEC 여름 강좌



교육명	교육일정	강사 (소속)
RFIC 설계 Basic 이론	7.1(월) ~ 7.2(화) 10:00-17:00(12시간/2일)	문현원 교수 (대구대)
HDL/HLS를 이용한 Zynq SoC/FPGA 설계 실습	7.4(목) ~ 7.5(금) 10:00-17:00(12시간/2일)	이한성 연구원 ((주)휴인스)
Power-aware DFT and BIST Design Methodology for SOC Testing	7.8(월) 10:00-17:00(6시간/1일)	천범익 교수 (동의대)
Xilinx ISE 기반의 FPGA 동작 실습	7.10(수) ~ 7.12(금) 10:00-17:00(18시간/3일)	김민석 팀장 ((주)리버트론)
PSpice를 이용한 설계 회로 해석 및 검증	7.17(수) ~ 7.18(목) 10:00-17:00(12시간/2일)	김무현 과장 (나인플러스 IT(주))
단계별로 시작하는 아두이노 기초	7.31(수) ~ 8.2(금) 10:00-17:00(18시간/3일)	권재원 개발이사 ((주)바닐라브릿지)
케라스로 배우는 필수 딥러닝 알고리즘	8.12(월) ~ 8.14(수) 9:00-18:00(24시간/3일)	임성규 교수 (Georgia Institute of Technology)
에지 디바이스를 위한 저전력 인공지능 하드웨어의 설계	8.20(화) ~ 8.21(수) 10:00-17:00(12시간/2일)	김경기 교수 (대구대)
아날로그 회로의 직관적 해석	8.23(금) 10:00-17:00(6시간/1일)	심재운 교수 (포항공대)
벡터 프로세서 설계와 검증 특론	8.26(월) ~ 8.27(화) 10:00-17:00(12시간/2일)	허석원 Staff Engineer (Qualcomm Technologies)

- 신청 방법: 반도체설계교육센터(IDEC) 홈페이지에서 회원 가입 후 신청 (홈페이지 주소 : <http://www.idec.or.kr>)
- 교육 장소: **경북대 IT대학2호관 206호**
- 문의: 053)950-6858, idec@ee.knu.ac.kr
- 수강료: 무료

경북대학교 반도체설계교육센터(IDEC)

