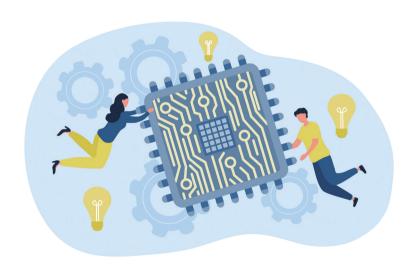
서울시 AI 양재 허브 AI 반도체 취업연계 교육생 모집















교육 소개

ETRI에서는 서울시와 함께

기업체 수요기반 설계전문 엔지니어 양성 과정을 개발하여 관련학과 대학(원)생을 대상으로 산업현장 전문가의 설계 노하우 전수와 실무설계 프로젝트 지도를 통해 설계 전문 엔지니어를 양성하여 기업에 채용 연계 하고 있습니다.

교육강좌

AI 반도체 (RTL과정)

■ 디지털 RTL 회로 설계 전문엔지니어 과정 AI 반도체 (F-E과정)

* 디지털 Front-End 설계* 미세공정 Auto P&R전문엔지니어 과정설계 전문엔지니어 과정

AI 반도체

(P&R과정)

AI 반도체 (매뉴얼 Layout과정)

■ 아날로그 칩 설계 Layout실무와 검증

모집일정 및 교육기간

■ 모집기간: 2023년 3월 말~5월 21일

■ 서류평가: 2023년 5월 23일

■ 면접일시: 2023년 5월 30일(P&R), 5월 31일(F-E)

6월 1일(RTL), 6월 2일(매뉴얼 Layout)

■교육장소: ETRI SW-SoC융합아카데미, 서울시 AI 양재허브

■교육신청 정원 및 마감: 과정별 100명 선착순 마감 (*선발은 25명내외)

지원자격

항 목	지원자격
대 상	취업 희망자
분 야	전자, 컴퓨터, 정보통신, 제어계측 등 이공계 대학(원) 졸업생 및 2023년 8월 졸업예정자, 2024년 2월 졸업예정자
기타	본 교육은 중소기업 취업 대상자를 우선 선발 합니다.

지원방법

SW-SoC융합아카데미 홈페이지 (www.asic.net) 수강신청 후 교육지원서 이메일 접수(it-soc@etri.re.kr)

* 교육지원서는 홈페이지에서 다운로드

*교육지원서는 모집마감일 2023년 5월 21일 24시 이메일 도착분에 한함

취업연계교육

AI 반도체 설계전문가의 실무 노하우 전수와 설계 실습 프로젝트를 수행하여 취업에 성공할 수 있도록 취업연계교육을 진행합니다.

* 오픈엣지테크놀로지등 AI 양재허브 입주·멤버십 가입 기업 중심으로 취업연계





단계별 취업지원 프로그램



취업상담 및 컨설팅

- 1:1 맞춤형 관련분야 취업 희망 기업상담 및 기업소개
- 자기소개서/이력서 첨삭 및 코칭
- 면접 기법 및 컨설팅

Job-Fair

- 채용 수요기업 대상 교육생 최종 프로젝트 결과 발표회 개최
- 채용 기업 매칭

선행교육(2개강좌)

■ SoC기반 C 프로그래밍 실습	- 5월 3일(목) ~ 5월 4일(금)
■ VerilogHDL 회로설계 기초	- 1차 : 4월 12일(수) ~ 4월 14(금) - 2차 : 4월 26일(수) ~ 4월 28(금) - 3차 : 5월 2일(화) ~ 5월 4일(목)

- * 선행교육 이수 학생은 선발시 가산점 부여
- * 선행교육 및 AI 반도체 융합 실무역량 에 대한 자세한 내용은 홈페이지를 확인해주세요

문의: 031-739-7241(홍선미 책임)

AI 반도체 융합 실무역량

AI 기술 및 AI 반도체 설계를 위한 최신 기술과 방법론 및 융합 교육을 통하여 산업계 현장에서 필요로 하는 설계 실무인력 양성 교육

교육일정 (온라인)

* 온라인교육은 합격자 대상 교육입니다.

■ C 프로그래밍 활용	6월 12일(월) ~ 6월 23일(금)
■ 시스템반도체 회로설계 기초	
■ 시스템반도체 설계를 위한 컴퓨터 구조 및 SoC 구조	

AI 양재허브 멤버십



선발 프로세스



- * 모든 교육의 전체 일정은 추후 안내 예정이며, 교육은 COVID-19 등 내·외부 사정에 따라 온/오프라인 탄력적으로 운영될 수 있습니다.
- * 각 과정별 교육신청자 대상으로 수요기업의 면접을 통해 25명 내외 선발 (합격자에 한해 개별 통보)

문의처

SW-SoC융합아카데미

자세한 내용은 홈페이지(WWW.ASIC.NET)를 확인해주세요.

E-MAIL: it-soc@etri.re.kr

문의: 031-739-7231(강민지) / 031-739-7263(임혁진선임) 031-739-7240 (김준성선임) / 031-739-7241(홍선미 책임)

